

<별지서식 11 : 규격서>

(연구장비)규격서

품 명	영 문	FPGA Development Kit	수 량	1	구분	국내물품()
	국 문	FPGA 개발 키트				국외물품(V)
모델명	Arria 10 GX Transceiver Signal Integrity Development Kit					
원산지	USA					
제조 회사	Altera					
주요구성 부분 및 SPECIFICATION						
1. 용도 고속의 I/O가 장착된 FPGA를 사용하는데 있어서, 각종 반도체 칩과의 호환 테스트를 하기 위해 만들어진 개발키트 입니다. 이 키트를 통해서 간략하고 빠르게 고속 데이터를 인가하는 실험을 진행할 수 있습니다. 2. 세부규격(성능 및 사양) 1) Transceiver performance from 1 Gbps up to 17.4 Gbps (GX) 2) Generate and check pseudo-random binary sequence (PRBS) patterns via an easy-to-use GUI 3) Dynamically change differential output voltage (VOD), pre-emphasis, and equalization settings to optimize transceiver performance for your channel 4) Perform jitter analysis 5) Verify physical medium attachment (PMA) compliance to PCI Express (PCIe), Gbps Ethernet (GbE), XAUI, CEI-6G, Serial RapidIO, high-definition serial digital interface (HD-SDI), and other major standards 3. 표준 및 부속품(주요 자재 및 설비) 1) Arria 10 GX 10AX115S2F45I1SG FPGA 2) Six full-duplex transceiver channels with 2.4 mm SMA connectors 3) Four full-duplex transceiver channels to Amphenol Xcede+* backplane connector 4) Four full-duplex transceiver channels to CFP2 optical interface 5) Four full duplex transceiver channel to QSFP+ optical interface 6) Single transceiver channel to SFP+ optical interface 7) Ten full-duplex transceiver channels to Samtec Bullseye high-density connector 8) 1 Character LCD, 9) 1 Ethernet PHY, 10) 1 AC adapter power cables, 11) 1 Ethernet and USB cables 4. 선택부속 또는 추천부속품(주요 공사) 다른 옵션은 없습니다. 5. A/S기간 등 기타사항 A/S기간은 출고 후 3개월입니다.						

※ 작성 요령

본 규격서는 입찰공고에 게시되는 양식으로서 원하는 사양을 모두 빠짐없이 작성하여야 함.

① 품명 및 수량 : 구매 요청한 물품의 이름 등을 기재하되 하나의 시스템 안에 제작사나 제조업체가 다른 독립된 기능을 갖는 물품이 여러 개인 경우에는 각각의 품명을 구분하여 작성

※ 주장비(Main Part), 보조 장치(Accessory), 부대장비(Option 또는 Attachment) 등 따로 구분하여 작성

② 규격 : 규격은 되도록 상세하게 작성, 각 부속이 있다면 단위(개,대)까지 작성(되도록 국문으로 작성)